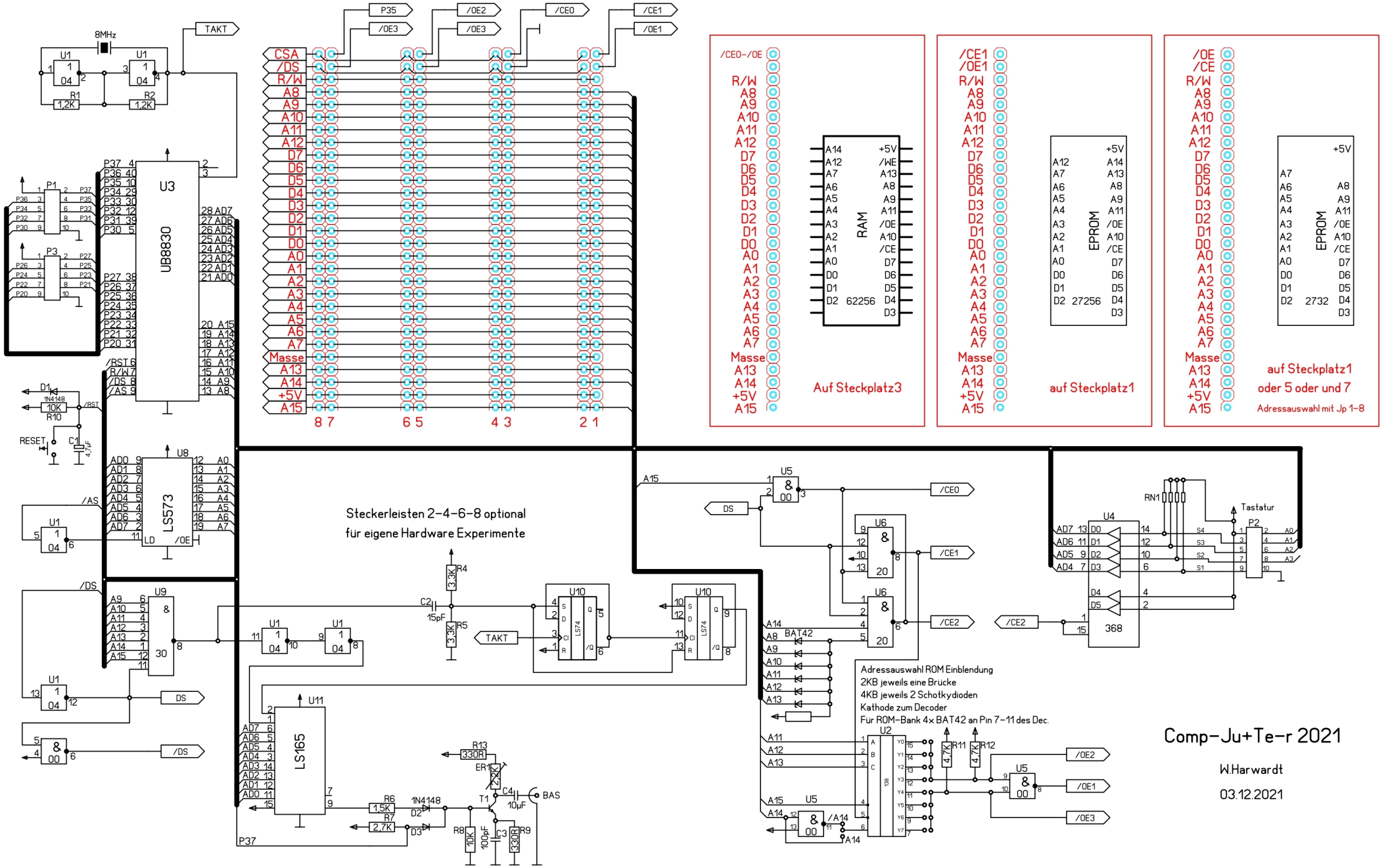

Steckerleisten 2-4-6-8 optional
für eigene Hardware Experimente
Auf Steckplatz3
auf Steckplatz1
auf Steckplatz1
oder 5 oder und 7
Adressauswahl mit Jp 1-8
Adressauswahl ROM Einblendung
2KB jeweils eine Brücke
4KB jeweils 2 Schotkydioden
Kathode zum Decoder
Für ROM-Bank 4x BAT42 an Pin 7-11 des Dec.
Comp-Ju+Te-r 2021
W.Harwardt
03.12.2021